

BJ0607G

◎SystemVerilog を新言語標準に認定 = 米アクセラ

EDA 規格団体の米アクセラは、ニューオーリンズで開催中のデザイン・オートメーション・カンファレンスにて、ハードウェア記述言語「SystemVerilog 3.0」をアクセラ標準に認定したと発表した。SystemVerilog は、Verilog HDL 言語を拡張し、アサーションを使ってアーキテクチャ・レベル、ビヘイビア・レベルの設計とシステム検証を支援する。アクセラの技術委員会が策定した SystemVerilog は、設計の複雑化に対応できるより強力で効率的な Verilog 言語の次世代仕様。「SystemVerilog 言語レファレンス・マニュアル」は 100 ドルで販売中。アクセラのホームページ www.accellera.org から注文できる。同ホームページから 6 月 18 日以降無料で PDF のダウンロードも可能。(ビジネスワイヤ)